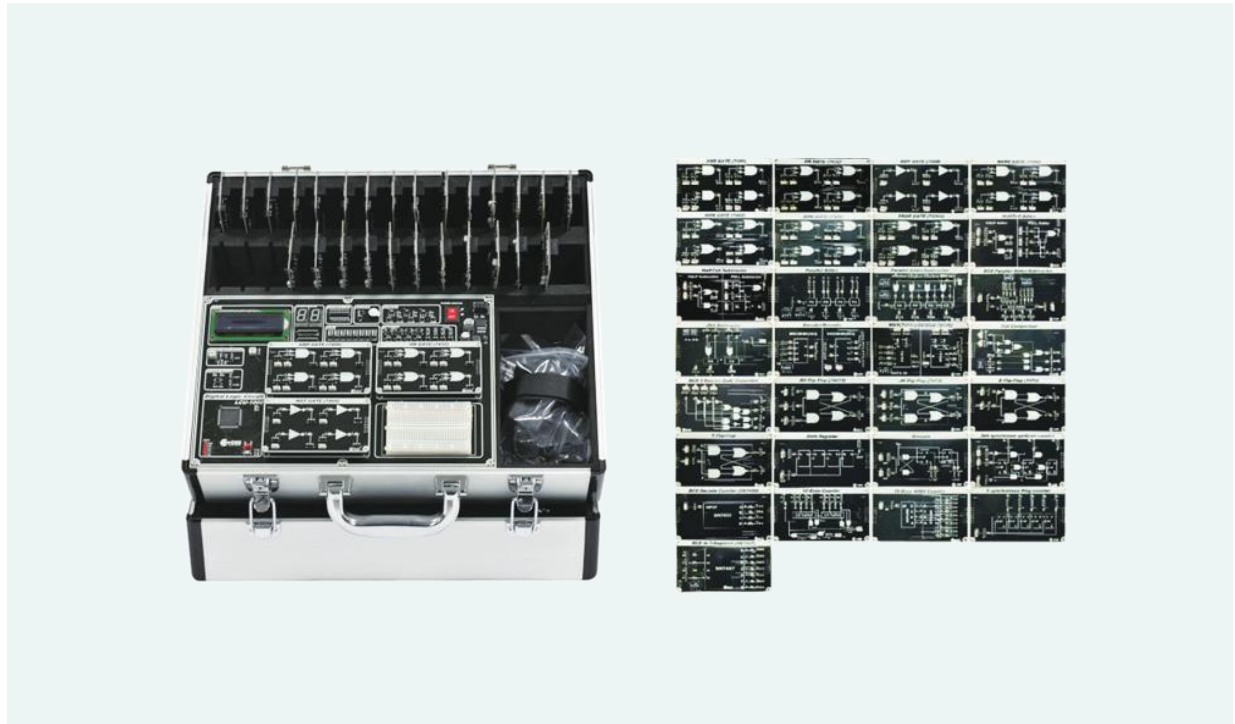


논리회로 실습장치 | MSN-LC10



제품 규격

제어 보드 (FPGA)

- FPGA : Spartan-6 Family, XC6LX9 - 4TQG144C
- Configuration Device : XCF04SVOG20G (4Mbyte)
- User I/O : 91EA • Board Clock : 50MHz
- Power : IN : 5V • OUT : 3.3V, 2.5V, 1.2V

메인보드

- 3 × Module slot • 2 × FND
- 2 × 16 Character LCD
- 8 × GPIO Output (3.3V level)
- 1 × Buzzer
- 4 × Tact switches, 4 × Slide Switch
- 8 × LEDs • 브레드 보드
- 2 × Clock Sources (0.5, 1, 2, 4 MHz)
- 1 × Clock select switch
- 1 × Astable Multivibrator (비안정멀티, 바이브레이터)

교재 내용

- 장비의 이해 • 디지털 시스템 개요
- 정보의 표현 • 불 대수
- 조합 논리 회로 • 순서 논리 회로
- 메모리 및 프로그램 가능한 논리 소자

실습 모듈(28종)

- 4 × AND Gate • 4 × OR Gate
- 4 × NOT Gate • 4 × NAND Gate
- 4 × NOR Gate • 4 × XOR Gate
- 4 × XNOR Gate • Half / Full Adder
- Half / Full Subtractor
- Parallel Adder
- Parallel Adder/Subtractor BCD Parallel Adder/Subtractor
- 2bit Subtractor • Encoder / Decoder
- Mux / Demux • Full Comparator
- BCD 3-Excess Code Converter
- RS Flip-Flop • JK Flip-Flop
- D Flip-Flop • T Flip-Flop
- Shift Register • Division
- 3bit synchronous up/down counter
- BCD Decade counter
- 10 base counter
- 10 base ring counter
- 5 synchronous ring counter

